

【初期通信設定】

UART setting:9600bps, 8bit, no parity, 1stop bit

【コマンド分類】

A) 初期設定で操作するコマンド

0. 初期化コマンド
3. シリアルポートスピード変更
4. DACレスポンスの終端文変更
7. DAC サウンドモード設定
8. DAC フィルター設定
11. DSD ゲイン設定
13. DAC DSDD 設定
14. SRC ディザー設定

B) 曲ごとに操作するコマンド

9. DACアッテネータ設定
10. DoP 設定
12. SRC/DAC 動作モード設定
15. DACミュート制御
16. SRC バイパス制御

C) その他のコマンド

1. ファームウェアバージョンチェック
2. シリアルポートコマンドエコー設定
5. DAC リセット
6. DAC 動作メッセージ制御

【コマンド詳細】

0. 初期化コマンド

...

1. ファームウェアバージョンチェック

```
.hello<cr>
```

```
reply
```

```
:TerraBerryDAC II V02Lxx(YYYYMMDD)
```

```
xx is level
```

```
YYYYMMDD is Year Month Day
```

2. シリアルポートコマンドエコー設定

```
.echo
```

```
.noecho
```

3. シリアルポートスピード変更

初期値9600bpsから115200bpsに変更できます。

コマンド発行後、RaspberryPi側のボーレートの変更が必要です。

(9600bpsに戻すコマンドはありません)

```
115200bps
```

```
. 115200
```

4. DACレスポンスの終端文変更

DACが出力される文字列の終端文字を変更できます。

```
CR/LF
```

```
. crlf (default)
```

. cr

LF

. lf

5. DAC リセット

DAC上のマイコンをリセットして設定を初期値に戻します。

注意:アッテネータの初期値は255です。

アッテネータを使用している場合は、音楽再生を停止してからリセットする必要があります。

. reset

6. DAC 動作メッセージ制御

DAC メッセージON

. msgon

DAC メッセージOFF (default)

. msgoff

7. DAC サウンドモード設定

. sound=[1|2|3]

1=Sound Setting 1 (default)

2=Sound Setting 2

3=Sound Setting 3

*AK4490データシートの Table 27. SC1-0 bits Controlを参照

8. DAC フィルター設定

. filter=[0|1|2|3]

0=Sharp Roll-off Filter

1=Slow Roll-off Filter

2=Short delay Sharp Roll-off Filter (default)

3=Short delay Slow Roll-off Filter

*AK4490データシートのTable 14. Digital Filter Settingを参照

9. DACアッテネータ設定

アッテネータ1ステップ増

. att+

アッテネータ1ステップ減

. att-

アッテネータを255にセット

. attf

アッテネータを0にセット

. att0

アッテネータ即値(0~255)設定

100を設定する例

. att=100

10. DoP 設定

SRC DoPデコーダオフ

. dopoff

SRC DoPデコーダオン
. dopon

DoPデコーダ自動設定 (default)
. dopauto

11. DSD ゲイン設定

DSD out block gain -6dB ON(default)
. ogainon

DSD out block gain -6dB OFF
. ogainoff

DSD in gain 6dB ON
. igainon

DSD in gain 6dB OFF (default)
. igainoff

12. SRC/DAC 動作モード設定

スイッチでの切り換えよりも細かく設定できます。

SRC DAC auto (default)
. dacauto

SRC PCMin/PCMout, DAC PCM mode
. dacpcm

SRC DSD(DoP ON) in/DSDout, DAC DSD mode
. dacdsd

SRC PCM(DoP OFF) in/DSDout, DAC DSD mode
. dacpcmdsd

SRC DSD(DoP ON) in/PCMout, DAC PCM mode
. dacdsdpcm

13. DAC DSDD 設定

DACがDSDモードで動作している場合にアッテネータをバイパスすることができます。

Bypass ATT
. dsddon

Enable ATT (default)
. dsddoff

14. SRC ディザー設定

SRC dither ON (default)
. dither ON

SRC dither OFF
. dither OFF

15. DAC ミュート制御

. mon
. moff

16. SRC バイパス制御

SRCのバイパス設定コマンドです。
DACの動作モードも変更します。

※DSDバイパスモードでもDoPデコーダ有効になります。
※DSDバイパスモードでPCMデータの再生はできません。

SRC enable (default)
. bypssoff

SRC bypass for PCM48KHz, MCLK=49.152MHz
. bypspcm48

SRC bypass for PCM44.1KHz, MCLK=45.1584MHz
. bypspcm44

SRC bypass for DSD, MCLK=45.1584MHz
. bypsdsd